

Проект

VII . Продукция радиоэлектроники

26.11.3. Интегральная схема (микросхема)

1. Интегральная схема российского производства первого уровня.

1.1. Производство интегральной схемы юридическим лицом, являющимся налоговым резидентом Российской Федерации, не менее 50%+1 акция (более 50% долей в уставном капитале в случае, если производителем является общество с ограниченной ответственностью) которого должно прямо или косвенно принадлежать Российской Федерации, органам исполнительной власти субъектов Российской Федерации, муниципальным образованиям, государственным корпорациям или гражданам Российской Федерации, постоянно проживающим на территории Российской Федерации и не имеющим двойного гражданства, или производителем является унитарное предприятие.

1.2. Наличие прав собственности либо иных законных оснований на конструкторскую документацию, включая документацию на используемые ИР-блоки сторонних разработчиков, если таковые имеются. Не допускается использование готовых схемотехнических решений иностранного производства.

1.3. Разработка структуры, логической и (или) электрической принципиальной схемы интегральных схем, топологии интегральных схем, а также разработка (в том числе создание программного кода) программного обеспечения для интегральных схем осуществляется на территории Российской Федерации юридическим лицом, соответствующим требованиям, указанным в подпункте 1.1. настоящего пункта.

При выполнении работ, указанных в настоящем подпункте, допускается привлечение третьих лиц, соответствующих требованиям, указанным в подпункте 1.1. настоящего пункта.

1.4. Изготовление пластин по полному циклу (за исключением фотошаблонов) с кристаллами и их измерение, сборка кристаллов в корпусе, измерение и испытание интегральных схем производятся на территории Российской Федерации юридическим лицом, соответствующим требованиям, указанным в подпункте 1.1. настоящего пункта.

При выполнении работ, указанных в настоящем подпункте, допускается привлечение третьих лиц, соответствующих требованиям, указанным в подпункте 1.1. настоящего пункта.

2. Интегральная схема российского производства второго уровня.

1.1. Производство интегральной схемы юридическим лицом, являющимся налоговым резидентом Российской Федерации, не менее 50%+1 акция (более 50% долей в уставном капитале в случае, если производителем является общество с ограниченной ответственностью) которого должно прямо или косвенно принадлежать Российской Федерации, органам исполнительной власти субъектов Российской Федерации, муниципальным образованиям, государственным корпорациям или гражданам Российской Федерации, постоянно проживающим на территории Российской Федерации и не имеющим двойного гражданства, или производителем является унитарное предприятие.

1.2. Наличие:

- прав на топологию интегральных схем, зарегистрированных на территории Российской Федерации в установленном порядке в федеральном органе исполнительной власти по интеллектуальной собственности;

- прав собственности либо иного законного основания на конструкторскую и технологическую документацию (кроме технологической документации изготовителя вне территории Российской Федерации), включая документацию на используемые IP-блоки сторонних разработчиков.

1.3. Проектирование и испытание интегральных схем выполняются на территории Российской Федерации и осуществляются юридическим лицом, соответствующим требованиям, указанным в подпункте 2.1. настоящего пункта.

При выполнении работ, указанных в настоящем подпункте, допускается привлечение третьих лиц, соответствующих требованиям, указанным в подпункте 2.1. настоящего пункта.

1.4. В случае отсутствия на территории Российской Федерации производства интегральных схем необходимого технологического уровня, сборки кристаллов в корпусе, измерения интегральных схем допускается привлечение третьих лиц, являющихся юридическими лицами, осуществляющими свою деятельность по производству интегральных схем за пределами территории Российской Федерации.